XP-002287406

AN - 2004-220038 [21]

AP - JP20020229349 20020807

CPY - FUIT

DC - L03 P81 V07

FS - CPI:GMPI;EPI

IC - G02B6/00 ; G02B6/12 ; G02F1/095

MC - L03-G02 L04-A02A2B L04-A02C2 L04-F04

- V07-K03

PA - (FUIT) FUJITSU LTD

PN - JP2004070012 A 20040304 DW200421 G02F1/095 015pp

PR - JP20020229349 20020807

XA - C2004-087648

XIC - G02B-006/00 ; G02B-006/12 ; G02F-001/095

XP - N2004-174404

- AB JP2004070012 NOVELTY The rotator (10) includes a core layer (12) comprising manganese doped indium phosphide layer (12a) and indium-gallium-arsenic-phosphide (InGaAsP) layer (12b), pinched between non-doped indium phosphide clad layer (11) and manganese doped indium phosphide clad layer (13). The InGaAsP layer has refractive index larger than the refractive indices of the phosphide layers (12a,13).
 - DETAILED DESCRIPTION An INDEPENDENT CLAIM is also included for waveguide type Faraday rotator manufacture.
 - USE Waveguide type Faraday rotator used with optical devices like semiconductor laser, optical amplifier, photosynthesizer/splitter in semiconductor integrated optical element used in 1.3 and 1.55 microns m wavelength band optical communication system.
 - ADVANTAGE The manganese dope enhances interaction of light within the waveguide and reduces loss.
 - DESCRIPTION OF DRAWING(S) The figure shows a partially expanded sectional view of the Faraday rotator.
 - Faraday rotator 10
 - indium phosphide clad layers 11,13
 - core layer 12
 - manganese doped indium phosphide layer 12a
 - InGaAsP layer 12b
 - (Dwg.1/7)
 - IW WAVEGUIDE TYPE FARADAY ROTATING SEMICONDUCTOR INTEGRATE OPTICAL ELEMENT INDIUM PHOSPHIDE CORE CLAD LAYER DOPE MANGANESE
 - IKW WAVEGUIDE TYPE FARADAY ROTATING SEMICONDUCTOR INTEGRATE OPTICAL ELEMENT INDIUM PHOSPHIDE CORE CLAD LAYER DOPE MANGANESE

NC - 001

OPD - 2002-08-07

ORD - 2004-03-04

PAW - (FUIT) FUJITSU LTD

TI - Waveguide-type Faraday rotator in semiconductor integrated optical element, includes indium phosphide core and clad layers doped with manganese

TILL TALL LANK (USPTO)

(19) 日本国特許庁(JP)

(12)公開特許公報(A)

(11)特許出顧公開番号

特開2004-70012 (P2004-70012A)

(43) 公開日 平成16年3月4日(2004.3.4)

(51) Int.Cl. ⁷		FI			テーマコード(参考)
G02F	1/095	GO2F	1/095		2H038
G02B	6/00	GO2B	6/00	316	2HO47
G02B	6/12	G02B	6/12	L	2HO79

審査請求 未請求 請求項の数 5 〇L (全 15 頁)

		田旦明小	不明示 明示系の数 5 〇七 (全 15 気/			
(21) 出願番号 (22) 出願日	特願2002-229349 (P2002-229349) 平成14年8月7日 (2002.8.7)	(71) 出願人 000005223 富士通株式会社 神奈川県川崎市中原区上小田中4丁目1番				
			1号 。			
		(74) 代理人	100092152			
			弁理士 服部 毅殿			
		(72) 発明者	原 真二郎			
		神奈川県川崎市中原区上小田中4丁目1番1号 富士通株式会社内				
		Fターム (参	考) 2H038 BA35			
			2H047 KA03 MA07 NA06 PA06 QA02			
			RA08			
			2H079 AA03 BA02 CA06 DA16 EA07			
			JA00			

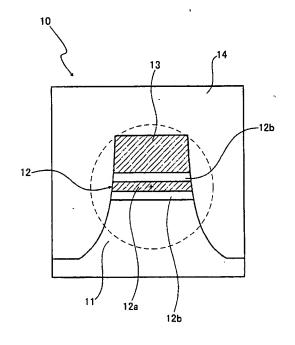
(54) 【発明の名称】 導波路型ファラデー回転素子およびその製造方法

(57)【要約】

【課題】光デパイスと集積可能で高性能な導波路型ファラデー回転素子を製造する。

【解決手段】InPクラッド層11上に、InP:Mn層12aがInGaASP層12bで挟まれたInP:Mn/InGaASP周12を形成し、その上にInP:Mn/InGaASPコア層12を形成して、導波路型ファラデー回転素子10を形成する。これにより、導波路型ファラデー回転素子10をInP系の半導体材料を用いて製造することができるとともに、導波路内を伝播する光がMnを含んだ層とオーパーラップする領域が増加し、光とMnとの相互作用が高められる。また、Mnを、InP:Mn層12aやInP:Mnクラッド層13の形成時あるいはこれらの層の下層になる半導体層の成長時に導入することにより、InP:Mn層12aおよびInP:Mnクラッド層13にMnを有効に導入することができる。





9

【特許請求の範囲】

【請求項1】

光を伝播するコア層とこのコア層を挟む一対のクラッド層とを有する導波路構造を備えた 導波路型ファラデー回転素子において、

磁性元素を含む半導体である磁性半導体からなる磁性半導体層が、前記磁性半導体層の屈 析率よりも高い屈折率の半導体層によって挟まれた構造を有するコア層と、

前記半導体層の屈折率よりも低い屈折率の磁性半導体がちなるクラッド層と、

を有することを特徴とする導波路型ファラデー回転素子。

【請求項2】

前記コア層は、前記磁性半導体層と前記半導体層とが積層された超格子構造を有していることを特徴とする請求項 1 記載の導波路型ファラデー回転素子。

10

20

【請求項3】

前記磁性半導体層は、前記磁性元素を含むInP層またはInGaP層であり、前記半導体層は、InGaAS層またはInGaASP層であることを特徴とする請求項1記載の導流器型ファラデー回転素子。

【图求項4】

光を伝播するコア層とこのコア層を挟む一対のクラッド層とを有する導波路構造を備えた 導波路型ファラデー回転素子の製造方法において、

磁性元素を導入しながら一の半導体層を成長する工程と、

前記磁性元素を導入しながら成長された前記一の半導体層の上に、前記磁性元素を取り込むことのできる性質を有する半導体を成長して磁性半導体層を形成する工程と、

を有することを特徴とする導波路型でプラデー回転素子の製造方法。

【請求項5】

光を伝播するコア層とこのコア層を採む一対のクラッド層とを有する導波路構造を備えた 導波路型ファラデー回転素子の製造方法において、

InGaAS層またはInGaASP層を成長する工程と、

前記InGaAS層の上または前記InGaASP層の上に、磁性元素を導入しながらInP層またはInGaP層を成長する工程と、

を有することを特徴とする導波路型ファラデー回転素子の製造方法。

【発明の詳細な説明】

30

[0001]

【発明の属する技術分野】

本発明は導波路型ファラテー回転素子およびその製造方法に関し、特に磁性半導体材料を用いて形成されて半導体レーザなどの光テバイスと集積することのできる導波路型ファラテー回転素子およびその製造方法に関する。

[00002]

【従来の技術】

光通信システムで用いられる半導体レーザなどの光テバイスを集積した半導体光集積素子は、InPやGaASに代表される化合物半導体基板上に形成されている。一方、磁気光学効果を利用した光アイソレータなどの光素子は、YIG(イットリウムー鉄ーガーネット)単結晶や常磁性ガラスといった光学結晶を用いて形成されている。光アイソレータは、端面などからの反射光が半導体レーザの活性層内へ戻るのを防ぐことができ、索子自体の小型化や他の部品との高集積化を図るためにも、半導体レーザなどと同一基板上に整合性良く集積することが望まれている。しかし、光アイソレータを構成する材料の物性(格子定数、熱膨張係数など)は、化合物半導体材料とは大幅に異なり、光アイソレータと半導体レーザなどの光テバイスとの集積化は極めて困難であった。

[00003]

このような課題に対し、磁性イオンをIII-V族化合物半導体に添加した、いわゆるIII-V族希薄磁性半導体(Diluted Ma9netic Semiconductor.DMS)を用いてファラデー回転素子を構成する方法が提案されている(T

40

OT 5001 10015 V 5001'0'

10

20

30

40

50

Kuroiwa et al.. Electronics Letters. Vol. 34. No. 2. P. P. 190-192 (1998))。半導体レーザなどと集積すべきファラデー回転素子にDMS材料を用いることで、化合物半導体基板上への集積が容易になると期待されている。

[0004]

近年では、このような提案を基に、III-V族のDMS材料を光アイソレータなどの案子に利用することに関していくつかの提案がなされている。

例えば、特開2000-21671号公報では、II-VI族化合物半導体材料系の導波路型光アイソレータの作製においても提案されているように、ホストのGのAS層にMn AS磁性微粒子(クラスタ)を埋め込んだ、いわゆるGのAS:Mn ASハイプリット構造をコア層に用いる方法が提案されている。このような構造のコア層を形成することで、導波路にアイソレータとしての機能を持たせるとともに、整合性の改善や高いファラデー効果の実現などが試みられている。

[0005]

さらに、特開平9-293924号公報では、III-V族DMS材料に印加する磁場の強さを制御することにより、単一モード発振する半導体レーザの発振波長を連続的に変化させることが可能な構造が提案されている。

[0006]

また、特許第3130131号では、II-VI族化合物半導体をベースとしたDMSであるが、可視光の波長帯で透明なCdMnTeを用いた、導波路型光アイソレータが提案されている。

[00007]

ところで、現在の光通信システムにおいては、1.55 um.1.8 um波長帯用の光デバイスが多く用いられるが、このような光デバイスには、化合物半導体材料として特にInGaASPなどのInP系化合物半導体材料が広く利用されている。そのため、このようなInP系化合物半導体材料を用いて導波路型ファラデー回転素子を形成し、光デバイスと集積できるようにすることが望まれている。

[0008]

【発明が解決しようとする課題】

しかし、一般に、InP系化合物半導体材料を用いて例えば半導体レーザと光導波路との半導体光集積素子における通常の素子構造を作製すると、その光導波路のコア層に閉じ込められる光分布は全体の20%~30%程度でしかない。すなわち、このような半導体光集積素子では、半導体レーザから出射されて光導波路を伝播する光のうち、その多くはコア層を挟んで形成されているクラッド層側に染み出してしまっていることになる。

[0009]

このような状況の中、半導体レーザなどの光デバイスと集積すべき導波路型ファラデー回転素子のコア層を、特開2000-21671号公報で提案されたGのAS:MNASハイブリット構造とする場合を想定する。ところが、この場合には、磁性元素が存在しているコア層内部での光強度分布が小さいことで、光と磁性元素との間の充分な相互作用が得られず、導波路を伝播するレーザ光に対して充分なファラデー効果が得られない可能性が生じる。一方で、GのAS:MNASハイブリット構造を適用することで、MNASクラスタがコア層に含まれるため伝播する光の損失が起こり、コア層内のMNAS濃度をむやみに増加することはできない。

[0010]

また、特開平9-298924号公報では、発振波長を制御するために設けられた導波路としての磁性半導体層を、InPあるいはInGaASPとMnASとの(多層)積層構造やInGaMnASP混晶で構成している。これらは、有機金属気相成長(MOVPE)法による結晶成長を用いて形成されている。しかし、ここで開示されている結晶成長条件やそのとき導入するMn組成比では、Mnの表面偏析現象やMnPクラスタの形成が起こるため、平坦なInGaASP/MnAS積層構造やInGaMnASP混晶を形成す

るのは困難であった。

[0011]

また、特許第3130131号では、II-VI族化合物半導体ベースのDMSの場合、 添加される磁性原子が、CdなどのII族原子のサイトを容易に置き換え得るため、Cd MnTeを用いた超格子構造などの結晶成長が比較的容易に行える。しかし、例えばMn をGaasに添加したIII-V族ベースのDMSの場合には、やはり結晶成長にあける Mnの表面偏析現象の発生やMnASクラスタの形成といった問題が生じる。そのため、 II-VI族での結晶成長技術やヘテロ接合構造を単純にIII-V族系に適用するのは 難しいといった課題が残されている。

[0012]

[0013]

本発明はこのような点に鑑みてなされたものであり、光通信用光デバイスとの集積が可能で高性能な導波路型ファラデー画転素子およびその製造方法を提供することを目的とする

[0014]

【課題を解決するための手段】

本発明では上記課題を解決するために、図1に示す構成例の導波路型ファラデー回転素子が提供される。本発明の導波路型ファラデー回転素子は、光を伝播するコア層とこのコア層を挟む一対のクラッド層とを有する導波路構造を備えた導波路型ファラデー回転素子において、磁性元素を含む半導体である磁性半導体からなる磁性半導体層が、前記磁性半導体層の屈折率よりも高い屈折率の半導体層によって挟まれた構造を有するコア層と、前記半導体層の屈折率よりも低い屈折率の磁性半導体からなるクラッド層と、を有することを特徴とする。

[0015]

図1に示すような導波路型ファラテー回転素子10では、コア層であるInP:Mn/InGaASPコア層12が、磁性半導体層であるInP:Mn層12aを有しており、さらに、InP:Mnクラッド層13も磁性半導体であるInP:Mnを用いて形成されている。このように、コア層およびクラッド層に磁性元素が含まれるようにすることで、導波路内を導波する光と導波路内の磁性元素との相互作用が効果的に高められるようになる

[0016]

また、本発明では、光を伝播するコア層とこのコア層を挟む一対のクラッド層とを有する
導波路構造を構えた導波路型ファラデー回転素子の製造方法において、磁性元素で導入し
ながら一の半導体層を成長する工程と、前記磁性元素を導入しながら成長された前記一の
半導体層の上に、前記磁性元素を取り込むことのできる性質を有する半導体を成長して磁
性半導体層を形成する工程と、を有することを特徴とする導波路型ファラデー回転素子の
製造方法が提供される。

[0017]

このような導波路型ファラデー回転素子の製造方法は、例えば、InGaASP層を一の半導体層とし、その上に、磁性元素であるMnを含む半導体層であるInP:Mn層を磁性半導体層として形成する際に、適用することができる。すなわち、InP:Mn層の形

10

20

30

υŲ

40

:、この層の下層になるInGaASP層の成長時にMnを導入する。その際、導入.MnはInGaASP層表面に偏析するようになる。しかし、この上にInPを成と、Mn-AS間に比べてMn-P間の結合エネルギの方が大きいために、偏析しがInPに取り込まれ、InP:Mn層が形成されるようになる。

181

:、本発明では、InGのAS層またはInGのASP層を成長する工程と、前記IAS層の上または前記InGのASP層の上に、磁性元素を導入しながらInP層:InGのP層を成長する工程と、を有することを特徴とする導波路型ファラデー回・の製造方法が提供される。

19]

: すな導波路型ファラデー案子の製造方法では、例えば磁性元素としてMnを用いたMn-As間およびMn-P間の結合エネルギの差を利用し、Mnを導入しながら層またはInGのP層を成長することで、その内部にMnが固定されるようになる

20]

1の実施の形態】

本発明の実施の形態を、図面を参照して詳細に説明する。 第1の実施の形態について説明する。

2 1]

2 2]

、各層の屈折率は、InP:Mn/InGaasPコア層12については、InP層12aの屈折率よりも、InGaasP層12bの屈折率が高くなっている。こP:Mn/InGaasPコア層12を挟んでいるInPクラッド層11およびIMnクラッド層13は、InGaasP層12bよりも屈折率が低くなっている。23】

マファラデー回転素子10においては、このような各層の屈折率差によってInP/InGのASPコア層12に光が閉じ込められ、InP:Mn/InGのASP12が導波路としての役割を果たすようになる。すなわち、半導体レーザなどの光スから導波路型ファラデー回転素子10に光が伝播されると、その光はInP:MnGのASPコア層12内を導波する。そして、磁性体と半導体という性質を併せる性半導体層であるInP:Mn層12の磁気光学効果により、導波する光に対しラデー効果が発現される。

2 4]

:、この第1の実施の形態の導波路型ファラデー回転素子10では、InP:Mn/ · a A S P コ ア 層12内の InP:Mn 層12a だけでなく、InP:Mn クラッドにも、Mn が含有されている。

2 5]

1. 55μm帯のInGaASP/InP系半導体レーザを光導波路と集積した半 : 集積素子を作製する場合には、光導波路のコア層を構成するInGaASPは、発 : に対して1. 3μm波長帯に相当する組成を持つものを用いる。しかし、この場合 「層に閉じ込められる光分布は全体の20~30%程度であり、導波する光の大部分 10

20

30

40

--

は、InPクラッド層側に染み出すことになる。

[0026]

しかし、この第1の実施の形態の導波路型ファラデー回転素子10を集積し、伝播する光に対して磁気光学効果を得ようとする場合には、Mnを含有させたInP:Mn層12ののほかにInP:Mnクラッド層13が存在することで、光とMnとの相互作用がより高められるようになる。すなわち、図1中破線で示したような広がりを持った光は、Mnを含有した層とオーバーラップする領域が増えることになり、Mnを含有させたInP:Mnクラッド層13を設けることで、光分布全体の45%程度をMnとの相互作用に寄与させることが可能になる。

[0027]

また、光とMnとの相互作用を高めることを目的としてコア層内のMn濃度を著しく増加させることがないので、コア層を導波する光の損失も回避することが可能である。

[0028]

次に、この第1の実施の形態に係る導波路型ファラデー回転素子10の製造方法について 説明する。

ここで、まず、磁性元素であるMnをInP系化合物半導体中に混入させた場合におけるMnの表面偏析現象について説明する。

[0029]

図2はMNの表面偏析現象の説明図である。

Mnの表面偏析現象の解析に当たっては、InP/InGaASの多層構造にMnを混入した構造体を、MOVPE法により結晶成長させて作製する。

[0030]

[0031]

このように作製されたサンプルの解析は、断面構造を透過型電子顕微鏡(Transmission Electron MicroscoPy.TEM)により観察し、各層の原子組成比をエネルギ分散型X線分光法(Ener9y DisPersive メートay SPectroscoPy.EDS)により分析する。

[0032]

ここでは、EDS組成分析は、 図 2 中に示す各スポット (スポット 1 ~ 7) について行っている。 表 1 に各スポットでの EDS組成分析結果を示す。

[0033]

【表 1 】

10

20

30

20

â
Ĺ
<
Gentle Magn
5
A
BEST
(C)
M
Ш
٠.

単位:Atom%									
	In	Ga	As	Р	Mn				
スポット1	29. 8	21. 0	48. 3	0. 6	0. 3				
スポット2	53. 8	0	1. 4	44. 7	0. 1				
スポット3	0. 6	0. 3	8. 7	47. 8	42. 6				
スポット4	23. 7	26. 6	49. 1	0. 4	0. 2				
スポット5	49. 2	0. 1	1. 5	49. 0	0. 2				
スポット6	0. 2	0. 1	7. 0	49. 5	43. 2				
スポット7	17. 1	31. 1	50. 3	0. 8	0. 7				

0 0 3 4]

1 に示したように、InGのAS層中のスポット1、4、7 においては、In、Gの、Sの各原子がその組成の大部分を占め、P、Mnの各原子はどちらもほとんど含まれな。また、InP層中のスポット2、5 においては、In、Pの各原子がその組成の大部を占め、Gの、AS、Mnの各原子はいずれもほとんど含まれない。

0 0 3 5 1

かし、同じくInP層中のスポット3、6について見ると、InP層内の測定点であるもかかわらず、In原子はほとんど含まれておらず、P. Mnの各原子がその組成の大分を占めていることがわかる。これは、InGのAS層成長中にMnをドーピングしてたにもかかわらず、そのMn原子の大半がその表面偏析現象によってInGのAS層表に析出し、InP成長とともにInP層中にMnP結晶として取り込まれたことを示しいる。Mnは、図2に示したように、InP層内で、さまざまな分布形状で取り込まれいるものと推定される。

0 0 3 6]

の現象は、異種元素間の結合エネルギの大き τ から定性的に説明することができる。文「The nature of the chemical bond and the structure of molecules and crystals : A introduction to modern structural chem stry. by Linus Pauling. third edition. Ne York. Cornell University Press (1960)」に ると、異種元素 A. B間の結合エネルギを D (A-B)、A-A間および B-B間の結 エネルギを やれ やれ D (A-A) および D (B-B)、A元素 および B 元素 の電気陰性 を やれ やれ τ なん τ なん

0037]

数 1 】

 $(A-B)=\{D(A-A)+D(B-B)\}/2+23(X_A-X_B)^2$ (1) 文献に与えられているD(AS-AS)=32.1(kcal/mol).D(P-P=51.3(kcal/mol).X_A_S=2.0.X_P=2.1.X_M_n=1.5の から、Mn-P元素間の結合エネルギD(Mn-P)と、Mn-AS元素間の結合エネギD(Mn-AS)はやれぞれ次の式(2).(3)で与えられる。

0038]

数 2 】

 $(Mn-P) = \{D(Mn-Mn) + 51.3\} / 2 + 8.28$ (2) 0039】 数3】

50

D(Mn-As)= {D(Mn-Mn)+32.1 } / 2+5.75 (3) 式(2).(3)より、D(Mn-P)>D(Mn-As)であることがわかる。このことから、Mn-As結合を解離させるのに比べてMn-P結合を解離させるためにはより大きなエネルギが必要になるといえる。すなわち、Mn-P結合が、Mn-As結合に比べてより安定であることがわかる。

[0040]

このような結合エネルギの関係に基づき、InGaas層成長中にドーピングされたMnは、InGaas層表面に析出し、続くInP成長とともにInP層中にMnP結晶として取り込まれるようになる。

[0041]

第1の実施の形態に係る導波路型ファラデー回転素子10の製造に当たっては、このようなMnの表面偏析現象を利用することができる。

図3は第1の実施の形態の導波路型ファラデー回転素子の製造フローを示す図である。

[0042]

導波路型ファラデー回転素子10の製造は、これを構成する各層を順に結晶成長させることによって形成する。結晶成長にはMOVPE法を用い、原料としてPH3、ASH3、TMI、TEG、磁性元素であるMnの原料として(MeCP)2 Mnを用いる。成長温度は300℃~450℃程度の温度範囲で行う。成長温度が300℃を下回る場合には、原料となる有機金属ガスの分解が起こりにくくなるため結晶の成長効率が著しく低下し、450℃を上回る場合には、先に示した実験の通り、熱による凝集のため成長した結晶中にクラスタが形成されて結晶性が惡化したり導入させたMnが脱離したりしてしまうためである。

[0043]

以下、各層の形成工程を順を追って説明する。

化合物半導体基板(集積される半導体レーザなどの光デバイスと同一基板であってもより)の上に、InPクラッド層11を成長させる(ステップS1)。InPクラッド層11は、例えば、PH3 雰囲気中で基板に対して水素をキャリアガスとしたTMIの有機金属ガスを導入することによって、約0.5μmの膜厚に形成する。

[0044]

次いで、InPクラッド層11上に、InPクラッド層11よりも屈折率の高いInGのASP層12bを、Mnを導入しながら成長させる(ステップ 82)。InGのASP層12bは、例えば、PH3 およびASH3 の混合雰囲気中で水素をキャリアガスとしてTMIおよびTEGを導入することによって、約0.05μm~0.1μmに形成する。このInGのASP層12bの形成の際には、Mn原料である(MeCP)2Mnも同時に導入するようにする。ここで導入されたMnは、その表面偏析現象によって、InGのASP層12b表面に多く存在するようになる。

[0045]

次いで、InGaAsP層12b上に、InP層を成長させる(ステップ 83)。ここで成長させるInP層は、例えば、PH 3 雰囲気中で水素をキャリアがスとしてTMIを導入することによって、約0.05μm \sim 0.1μm に形成する。その際、このInP層の下層にあるInGaAsP層12b 表面には、ステップ 83 において導入したMnが偏析しており、上述のようにMn \sim As 結合よりもMn \sim P 結合が形成されやすいことから、MnがこのInP層に取り込まれるようになる。これにより、InGaAsP層12b上には、Mn が含有されたInP層であるInP:Mn層12aが形成されるようになる。【0046】

次いで、このInP:Mn層12の上に、ステップS2と同様に、Mnを導入しながらInGのASP層12bを成長させ(ステップS4)、 表面にMnが偏析したInGのASP層12bを形成する。 その膜厚は、例えば、約0.05μm \sim 0.1μmとする。

[0047]

これにより、InPクラット層11上には、InP:Mn層12のがInGaASP層1

10

20

30

40

יז בטטו וטטוב א בטטויטיו

2 b で挟まれた構造のInP: Mn/InGaASPコア層12が形成される。なお、通常は、InP: Mn/InGaASPコア層12全体で、その膜厚が約0.2μm~0. 3μmとなるように形成する。

[0048]

さらに、ステップS4で形成したInGaASP唇12b上に、ステップS3と同様に、 InP層を成長させ(ステップS5)、InP:Mnクラッド層13を形成する。その膜厚は、例えば、約0.5umとする。

[0049]

せして、導波路のメサ構造を形成し(ステップ S 6)、その上にI n P 埋め込み層14を成長させ(ステップ S 7)、導波路型ファラデー回転素子10の基本構造を完成する。

10.

【0050】 なお、この製造方法では、InGaASP層12bを形成する際に上層のInP層に含有 させるペきMnを導入するようにしたが、InGaASP層12b形成時にはMnは導入 せず、InP層の形成時にMnを導入するようにすることもできる。

[0051]

図4はInP層の形成時にMnを導入する場合の導波路型ファラデー回転素子の製造フローを示す図である。

がかる場合の導波路型ファラデー回転素子10の製造は、まず、InPクラッド層11を成長させ(ステップS10)、その上に、InGaASP層12bを成長させる(ステップS11)。ただし、ここでは(MeCP)2Mnの導入は行わない。

20

[0052]

[0053]

せして、ステップ S 1 1 Y 同様に、(MeCP) Z Mn Y を導入することなく In G Z A S P Z B 1 2 Z B を成長させ(ステップ Z S 1 Z S 1 Z S 1 Z S 2 Z S 1 Z S 2 Z S 1 Z S 2 Z S 1 Z S 2 Z S 3 Z S 2 Z S 1 Z S 2 Z S 3 Z S 2 Z S 3 Z S 4 Z S 2 Z S 3 Z S 4 Z S 5 Z S 5 Z S 6 Z S 7 Z S 1 Z S 6 Z S 7 Z S 1 Z S 7 Z S 1 Z S 8 Z S 8 Z S 8 Z S 9 Z S 1 Z S 8 Z S 8 Z S 9 Z S 1 Z S 8 Z S 9 Z S 1 Z S 8 Z S 9 Z S 1 Z S 8 Z S 9 Z S 1 Z S 8 Z S 9 Z S 9 Z S 1 Z S 8 Z S 9 Z S 1 Z S 8 Z S 9 Z S 9 Z S 9 Z S 9 Z S 1 Z S 9 Z

30

[0054]

最後に、導波路のメサ構造を形成し(ステップS15)、その上にInP埋め込み層14 を成長させ(ステップS16)、導波路型ファラデー回転素子10の基本構造を完成する

[0055]

このように、InP層の形成時にMnを導入するようにすると、MnーAS結合よりもMnーP結合が形成されやすいことから、InP層ではInGaASP層とは異なり、表面偏析が起こりにくい。そのため、InP層の形成時に導入されたMnは、そのままInP層内に留まり、InP:Mn層を形成することができる。これにより、InGaASP層12b表面にMnの偏析のない良好な結晶層を形成でき、高性能な導波路型ファラデー回転素子10を形成することができる。

40

[0056]

導波路型ファラデー回転素子10を製造するこれらの異なる方法においては、いずれの場合も、クラッド層およびコア層に有効にMnを導入することができ、Mnの表面偏析を抑制することができる。これにより、InP:Mn/InGaASPコア層12を導波する光の損失が抑制される。

[0057]

また、化合物半導体材料を用いて高性能な導波路型ファラデー回転素子10を製造できるので、光通信システムで広く利用される波長帯においても、半導体レーザ、光アンプ、光

増幅器、光合成器/分波器などの光デバイスとの集積が可能になる。

[0058]

次に、第2の実施の形態について説明する。

この第2の実施の形態の導波路型ファラデー回転素子は、導波路となるコア層の構造が、 第1の実施の形態の導波路型ファラデー回転索子10と相違しており、そのほかの構造は 、第1の実施の形態の導波路型ファラデー回転素子10と同じである。

[0059]

図5は第2の実施の形態に係る導波路型ファラテー回転素子の層構造の一部を示す図であ る。ただし、図5では、第1の実施の形態の導波路型ファラデー回転素子10の層構造を 示した図1に示している構成要素と同一の要素については同一の符号を付し、その説明の 詳細は省略する。

[0060]

第2の実施の形態の導波路型ファラデー回転素子20において、InPクラッド層11お よびInP:Mnクラット層18の間には、InGaAS層とMnを含有するInP:M n層またはInGaP:Mn層とを順に積層させた超格子構造のIn(Ga)P:Mn/ InGaAS超格子コア層21が形成されている。このような積層構造の導波路のメサ構 造が、InP埋め込み層14によって埋め込まれ、導波路型ファラデー回転素子20が構 成されている。

[0061]

この導波路型ファラデー回転素子20の各層の屈折率は、In(Ga)P:Mn/InG a.A.S 超格子コア層21が高く、これを挟むInPクラッド層11およびInP:Mnク ラッド層13が低くなっている。この屈折率差により、In(Ga)P:Mn/InGa AS超格子コア層21が、光を閉じ込め、導波路として機能する。そして、磁気光学効果 を持つ In(Ga)P:Mn層およびInP:Mnクラッド層18により、ファラデー効 果が発現される。

[0062]

導波路型ファラテー回転素子20は、第1の実施の形態の導波路型ファラテー回転素子1 O と同様、In (Ga) P: Mn/InGaAS超格子コア層 2 1 およびInP: Mnク ラット層13の両方にMNが含有されていることで、光とMNとの相互作用が高められる 構造になっている。

[0063]

次に、この第2の実施の形態の導波路型ファラデー回転素子20の製造方法について説明

図6は第2の実施の形態の導波路型ファラデー回転素子の製造フローを示す図である。

[0064]

導波路型ファラデー回転素子20の製造は、まず、INPクラッド層11を成長させ(ス テップS20)、その上に、In(Ga)P:Mn/InGaAS超格子コア層21を形 成する。

[0065]

このIn(Ga)P:Mn/InGaAS超格子コア層21の形成は、まず、InPクラ ッド層11上に、Mnを導入しながらInGaAS層を成長させる(ステップS21)。 InGaAS層は、例えば、ASH3雰囲気中で水素をキャリアガスとしてTMIおよび TEGを導入することによって形成する。その際、同時にMn原料である(MeCP) 2 Mnも導入する。導入されたMnの多くは、InGaAS層表面に偏析するようになる。

[0066]

さして、このInGaAS層上に、InP層またはInGaP層を成長させる(ステップ 8 2 2)。これにより、InGaAS層表面に偏析していたMnがInP層またはInG a.P.層に取り込まれ、In.P:Mn層またはInGa.P:Mn層が形成される。なお、ス テップ S 2 2 において、InGaP層を形成する場合には、例えば、P H 3 雰囲気中でT MIおよびTEGを導入する。

20

10

30

OT COOT 1001C V COOL O'

[0067]

このようなステップS21、S22の結晶成長を所定回数だけ繰り返し、超格子を形成する(ステップS23)。これにより、In(Ga)P:Mn/InGaAS超格子コア層21が形成される。ただし、その最上層は、Mnが表面に偏析されたInGaAS層とする。このようなIn(Ga)P:Mn/InGaAS超格子コア層21は、通常、その全体の膜厚が約0、2μm~0、3μmとなるように形成する。

NIII

[0068]

次いで、In(Ga)P:Mn/InGaAS超格子コア層21上に、InP層を成長させ(ステップ824)、InP:Mnクラッド層13を形成する。すなわち、InP:Mnクラッド層13は、InP層を成長させることによってIn(Ga)P:Mn/InGaAS超格子コア層21最上層のInGaAS層に表面偏析したMnが取り込まれて形成されるが、所望のMn組成比を得るために、もちろんMnを同時に導入しながら形成しても構わない。

[0069]

最後に、導波路のメサ構造を形成し(ステップS25)、その上にInP埋め込み層14 を成長させ(ステップS26)、導波路型ファラデー回転素子20の基本構造を完成する

[0070]

また、InP層またはInGaP層の形成時にMnを導入することも可能である。図7はInP層またはInGaP層の形成時にMnを導入する場合の導波路型ファラデー回転素子の製造フローを示す図である。

[0071]

かかる場合の導波路型ファラデー回転素子20の製造は、まず、InPクラッド層11を成長させ(ステップ830)、その上に、In(Ga)P:Mn/InGaAS超格子コア層21を形成する。

[0072]

[0073]

このステップS31、S32の結晶成長を所定回数だけ繰り返して超格子を形成し(ステップS33)、それにより、In(Ga)P:Mn/InGaAS超格子コア層21を形成する。

[0074]

せして、このIn(Ga)P: Mn/InGaAS超格子コア層21上に、(MeCP)2Mnを用いてMnを導入しながらInPを成長させ(ステップ 834)、InP: Mnクラッド層13を形成する。

[0075]

最後に、導波路のメサ構造を形成し(ステップ835)、その上にInP埋め込み層14 を成長させ(ステップ836)、導波路型ファラデー回転素子20の基本構造を完成する

[0076]

等波路型ファラデー回転案子20を製造するこれらの異なる方法においては、いずれの場合も、クラッド層およびコア層に有効にMnを導入することができ、In(Ga)P:Mn/InGaAs超格子コア層21を導波する光の損失が抑制される。

[0077]

また、化合物半導体材料を用いて高性能な導波路型ファラデー回転素子20を製造できるので、光通信システムで広く利用されている波長帯において、他の光テバイスとの集積化が可能になる。

10

30

20

50

[0078]

なお、以上の説明において、InPクラッド層11は、その内部にMnを含有させた構造としてもよい。その場合は、例えば、PH3 雰囲気中でTMIを導入してInPを成長させながら同時にMnを導入することによってInP:Mnクラッド層を形成すればよい。このような構成とすれば、Mnを含有するコア層が、Mnを含有するInP:Mnクラッド層で挟まれた構造となるため、Mnを含んだ層と光とがオーパーラップする領域が広がり、よりいっそう光とMnとの間の相互作用を高めることができるようになる。

[0079]

また、以上の説明では、磁性元素としてMnを用いた場合について述べたが、本発明で用いることのできる磁性元素としては、Mnのほか、Cr. Co. Ni. Feなどの磁性元素も用いることが可能である。

10

[0080]

また、本発明は、以上の説明において用いた材料に限定されるものではない。例えば、INGAASPに替えてINGAASを用いることができ、INGAASに替えてINGAASPを用いることも可能である。また、INPに替えてINGAPを用いることができ、INGAPに替えてINPを用いることも可能である。

[0081]

【発明の効果】

以上説明したように本発明では、磁性半導体層をこれよりも高い屈折率の半導体層によって挟んだ構造を有しているコア層、およびコア層を挟むクラッド層に、クラスタを形成させずに磁性元素を含めるようにする。これにより、導波損失を抑えて、導波する光と磁性元素との相互作用を高めた高性能な導波路型ファラデー回転素子を実現することができる

20

30

[0082]

また、化合物半導体材料を用いて高性能な導波路型ファラデー回転素子を製造できるので、光通信システムで広く利用される波長帯において、他の光デパイスとの集積化が可能になる。

[0083]

また、導波路型ファラデー回転素子の製造においては、磁性元素を、磁性半導体層の形成時あるいは磁性半導体層下層の半導体層の成長時に導入することにより、クラット層、コア層に磁性元素を有効に導入することが可能になる。

【図面の簡単な説明】

【図1】第1の実施の形態の導波路型ファラデー回転素子の層構造の一部を示す図である

【図2】Mnの表面偏析現象の説明図である。

【図3】第1の実施の形態の導波路型ファラデー回転素子の製造フローを示す図である。

【図4】InP層の形成時にMnを導入する場合の導波路型ファラデー回転素子の製造フローを示す図である。

【図5】 第2の実施の形態に係る導波路型ファラデー回転素子の層構造の一部を示す図で ある。

【図6】第2の実施の形態の導波路型ファラテー回転素子の製造フローを示す図である。

【図7】InP層またはInGaP層の形成時にMnを導入する場合の導波路型ファラデー回転素子の製造フローを示す図である。

【符号の説明】

1. 2. 3. 4. 5. 6. 7 スポット

10.20 導波路型ファラデー回転素子

11 InPクラッド層

12 InP:Mn/InGaASPコア層

12a InP:Mn層

12b InGaASP層